



17_6_5 VERIFICATION FONCTIONNELLE DU PROCESSEUR

A propos d'UPMEM

UPMEM est une start up innovante qui développe une technologie de processeur dans la mémoire (Processing-In-Memory), afin d'accélérer très fortement les calculs gourmands en données.

UPMEM est basée à Grenoble, fondée sur une équipe experte et entrepreneuriale, qui rassemble un savoir-faire pointu au niveau du design de processeur et des couches basses logicielles.

Sujet du stage

Sous la responsabilité directe du manager hardware, vous participerez au développement de notre future génération de circuit intégré. Notamment, vous serez impliqué dans la vérification fonctionnelle du circuit:

- Compréhension des fonctionnalités et des performances du circuit et des périphériques à vérifier
- Acquisition de la méthodologie et des outils de vérification fonctionnelle (Instruction Set Simulator, plateformes de simulation)
- Mise en place des plateformes de vérification (SystemVerilog UVM, approches formelles, ...)
- Ecriture de tests système
- Définition des règles ou propriétés et de la couverture fonctionnelle
- Définition et écriture des modèles de référence

Votre profil

- Bonne connaissance de l'anglais technique
- Langages VHDL, Verilog, SystemVerilog, Tcl/Tk, Ruby
- Bonne connaissance des simulateurs RTL et du SystemVerilog UVM
- Environnement unix (shell, git, ...)

Contact: hr_hw@upmem.com