



17_6_4 DEVELOPPEMENT D'UN PROGRAMME DE TEST DE PRODUCTION PAR EXECUTION FONCTIONNELLE

A propos d'UPMEM

UPMEM est une start up innovante qui développe une technologie de processeur dans la mémoire (Processing-In-Memory), afin d'accélérer très fortement les calculs gourmands en données.

UPMEM est basée à Grenoble, fondée sur une équipe experte et entrepreneuriale, qui rassemble un savoir-faire pointu au niveau du design de processeur et des couches basses logicielles.

Sujet du stage

Sous la responsabilité directe du manager hardware, vous participerez au développement de notre future génération de circuit intégré. Notamment, vous serez impliqué dans le développement d'un flot de test de production du processeur visant à optimiser l'utilisation des ressources matérielles tout en garantissant un bon taux de couverture.

Vous aurez les tâches et objectifs suivants :

- Analyse des différents types de fautes applicables à notre technologie (process DRAM)
- Analyse des différentes alternatives de test de production
- Choix des algorithmes de test des mémoires
- Développement des programmes de test des mémoires
- Méthodologie de test de la logique
- Mise en place d'un flot de test logique fonctionnel
- Développement et/ou génération des programmes de test de la logique
- Analyse de couverture de test des mémoires et de la logique

Votre profil

- Bonne connaissance de l'anglais technique
- Langages VHDL, Verilog, SystemVerilog, Tcl/Tk, Ruby
- Bonne connaissance du C, Scala
- Environnement unix (shell, git, ...)

Contact: hr_hw@upmem.com